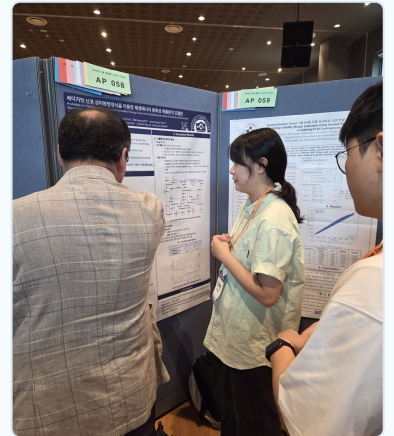


7월 학회 활동

1 · JUL 8-10

대한전기학회 하계학술대회

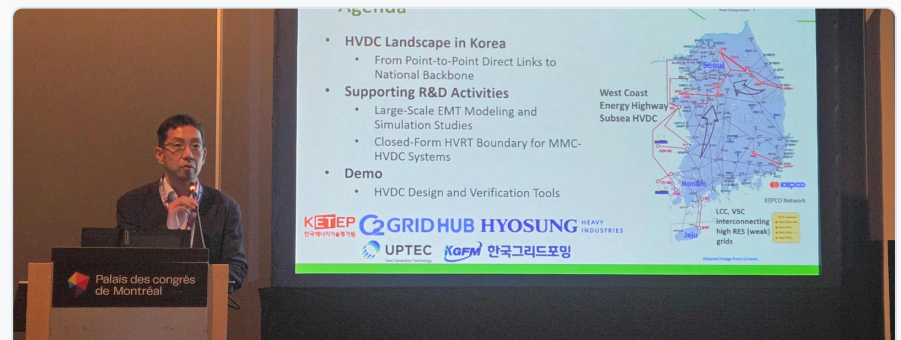
7월 8~10일 대한전기학회 하계학술대회 인력양성 워크숍에서 허건 교수는 C2 GRID HUB 연구센터의 비전과 인력양성 계획을 소개하고, 김희진 박사는 AI 에이전트 기반 HVDC 계통해석 도구를 발표했습니다. 학술대회에 참가한 연구원들은 포스터 발표를 진행했으며, 그중 지찬호 연구원은 'SSI-COV와 TDA 군집화를 이용한 Ambient PMU 기반 저주파 진동 모드 추정'으로 논문상을 수상했습니다.



2 · JUL 5-9

ICEE 2026 참가

7월 5~9일 ICEE 2026에서 연구원들은 MTDC 시스템의 안정도와 제어 및 Grid-Forming HVDC의 운전 영역 평가에 관한 구두발표를 진행했습니다. 지찬호·김민성·이승윤 연구원은 관련 연구성과를 발표하며 연구센터의 MTDC 및 Grid-Forming HVDC 안정도·제어·운전영역 평가 성과를 국제 학술무대에서 공유했습니다.



3 · JUL 19-23

PESGM 2026 참가

7월 19~23일 캐나다 몬트리올에서 열린 PESGM 2026에서 허건 교수는 HVDC 동특성·모델링 세션에 참여해 연구실이 자체 개발한 P-Q 운전영역 평가 도구를 소개했습니다. 이준철 연구원은 구두발표를, 이지훈·김성준 연구원은 포스터 발표를 진행하며 HVDC 시스템의 동특성·모델링 및 제어 관련 연구성과를 공유했습니다.

7월 교육 및 세미나



1 · JUL 1-3

한전경영연구원 주최 2026 전력스쿨

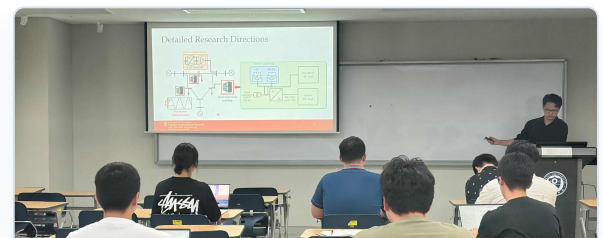
7월 1~3일 한전경영연구원 주최 전력스쿨에 참가했습니다. 전력계통-에너지 정책 및 경제 관련 세미나에 이어 서제주 HVDC 변환소와 한림 해상풍력단지를 견학했습니다. 본 연구센터 송의현 연구원이 소속된 팀은 '데이터센터의 유연부 하화 및 인센티브 산정'을 주제로 최우수상을 수상했습니다.



2 · JUL 6-15

RTDS 기반 HIL-제어기 인터페이스 교육

7월 6~7일과 13~15일 연구원들은 세명대학교에서 RTDS-RSCAD 기반 계통 모델링과 실시간 시뮬레이션 교육에 참여했습니다. IEEE 9-bus 및 MMC 모델링, Small Time Step, 아날로그·디지털 I/O, FPGA-GTSOC 인터페이스와 Arduino-DSP-Plex-imperix 제어기 연계 및 UDM 기반 HIL 실습을 수행했습니다.



3 · JUL

고민승 박사 초청 세미나

미국 텍사스대학교 오스틴(UT Austin) 소속 고민승 박사는 대규모 AI 데이터센터의 계통 연계에 따른 부하 증가와 변동성, 안정도·신뢰도 문제를 소개했습니다. 데이터센터 동특성 모델링과 협조 운영, 유연부하 활용 방안을 살펴보고 AI를 데이터 분석·모델링·시뮬레이션 결과 해석 및 최적화에 활용하는 연구 방향을 공유했습니다.

주요 예정 행사 · Upcoming Events



Paris Session 2026
August 23 to 28, 2026
Palais des Congrès, Paris, France

AUG 23-28

2026 CIGRE Paris Session

연구원들은 8월 23~28일 프랑스 파리에서 개최되는 2026 CIGRE Paris Session에 참석합니다. Grid-Forming 기술, VSC-HVDC 보호, 멀티터미널 HVDC, 해상 풍력 연계 및 DC 계통 운영 등 차세대 HVDC 기술의 최신 연구·실증 사례가 논의될 예정입니다.



AUG 13

인력양성 워크숍

8월 13일 전력·에너지 분야 관련 기관의 전문가를 초청해 산업 현장에서 요구되는 전문인력의 역량을 살펴보고, 효과적인 인력양성 프로그램의 운영 방향과 기관 간 협력 방안을 논의할 예정입니다.